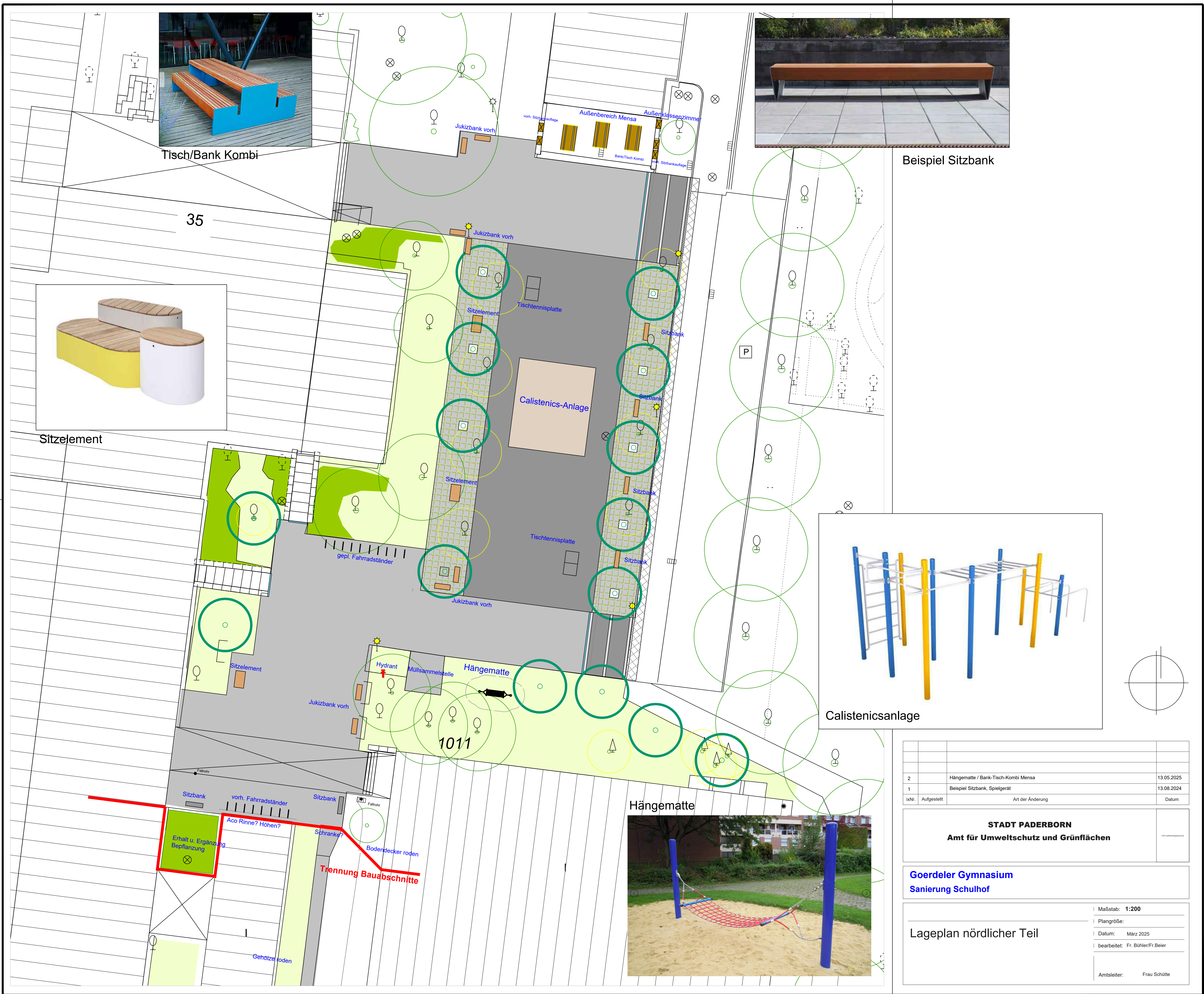




nachrichtliche Darstellung Bestand SW- und RW-Leitungen

Entwurf